

PCIe9105、PXIe9105 任意波形发生器

产品使用手册

V6.01.00



■ 关于本手册

本手册为阿尔泰科技推出的 PCIe9105、PXIe9105 两款任意波形发生器的用户手册，其中包括快速上手、功能概述、设备特性、AO 模拟量输出、触发、DIO 数字量输入输出、产品保修等。

文档版本：V6.01.00

目 录

■ 关于本手册	1
■ 1 快速上手	4
1.1 产品包装内容	4
1.2 安装指导	4
1.2.1 注意事项	4
1.2.2 应用软件	4
1.2.3 软件安装指导	4
1.2.4 硬件安装指导	4
1.3 设备接口定义	5
1.4 板卡使用参数	5
■ 2 功能概述	6
2.1 产品简介	6
2.2 系统框图	6
2.3 规格参数	6
2.3.1 产品概述	6
2.3.2 AO 模拟量输出	7
2.3.3 DIO 数字量输入输出	8
2.3.4 +5V 输出	8
2.3.5 板卡功耗	9
2.3.6 设备配置	9
2.3.7 设备信息查询	9
■ 3 设备特性	10
3.1 板卡外形图及接口说明	10
3.2 连接器定义	11
3.3 板卡尺寸图	13
■ 4 AO 模拟量输出	14
4.1 AO 功能框图	14
4.2 AO 信号连接	14
4.3 AO 校准 (CAL)	15
4.4 AO 数据格式及码值换算	16
4.5 AO 数据存储顺序	16

4.6	AO 内时钟与外时钟功能	17
4.6.1	外时钟输入的连接	17
4.6.2	内时钟时序	17
4.6.3	外时钟时序	17
4.7	AO 触发	17
4.8	多卡同步功能	18
4.8.1	PCIe9105 多卡同步	18
4.8.2	PXIe9105 多卡同步	19
5	数字量输入输出	20
5.1	DI/DO 数字量输入输出功能框图	20
5.2	DI 数字量输入的连接方式	20
5.3	DO 数字量输出的连接方式	21
6	触发	22
6.1	触发源选择	22
6.1.1	触发源	22
6.2	触发类型	22
6.2.1	开始触发	22
6.3	触发模式	24
6.3.1	单次触发	24
6.3.2	连续触发	24
6.3.3	单步触发	24
6.3.4	突发触发	25
7	产品保修	26
7.1	保修	26
7.2	技术支持与服务	26
7.3	返修注意事项	26
附录 A	各种标识、概念的命名约定	27

1 快速上手

本章主要介绍初次使用 PCIe_PXle_9105 需要了解和掌握的知识，以及需要的相关准备工作，可以帮助用户熟悉 PCIe_PXle_9105 使用流程，快速上手。

1.1 产品包装内容

打开 PCIe_PXle_9105 板卡包装后，用户将会发现如下物品：

- PCIe_PXle_9105 板卡一个。
- 阿尔泰科技软件光盘一张，该光盘包括如下内容：
 - 1)、本公司所有产品驱动程序，用户可在文件夹\ACTS1050\Driver\中找到产品硬件驱动程序。
 - 2)、在文件夹 \ACTS1050\App\找到软件安装包。
 - 3)、用户手册（pdf 格式电子版文档）。

1.2 安装指导

1.2.1 注意事项

- 1)、先用手触摸机箱的金属部分来移除身体所附的静电，也可使用接地腕带。
- 2)、取卡时只能握住卡的边缘或金属托架，不要触碰电子元件，防止芯片受到静电的危害。
- 3)、检查板卡上是否有明显的外部损伤如元件松动或损坏等。如果有明显损坏，请立即与销售人员联系，切勿将损坏的板卡安装至系统。



板卡不可以在系统带电的情况下插拔！

1.2.2 应用软件

用户在使用 PCIe_PXle_9105 时，可以根据实际需要安装相关的应用开发环境，例如 Microsoft Visual Studio、NI LabVIEW 等。

1.2.3 软件安装指导

在不同操作系统下安装 PCIe_PXle_9105 的方法一致，在本公司提供的光盘“ACTS1050\App”中含有安装程序 Setup.exe，用户双击此安装程序按界面提示即可完成安装。

1.2.4 硬件安装指导

在硬件安装前首先关闭系统电源，待插好板卡电源后开机，系统会自动弹出硬件安装向导，用户可选择系统自动安装或手动安装。

- 1)、系统自动安装按提示即可完成。
- 2)、手动安装过程如下：
 - ① 选择“从列表或指定位置安装”，单击“下一步”。
 - ② 选择“不要搜索。我要自己选择要安装的驱动程序”，单击“下一步”。
 - ③ 选择“从磁盘安装”，单击“浏览”选择 INF 文件。

注：INF 文件默认存储安装路径为 C:\ART\ACTS1050\Driver\INF\Win2K&XP&Vista 或 WIN32&WIN64; 或安装光盘的 x:\ART\ACTS1050\Driver\INF\Win2K&XP&Vista 或 WIN32&WIN64。

④ 选择完 INF 文件后，单击“确定”、“下一步”、“完成”，即可完成手动安装。

1.3 设备接口定义

PCIe_PXle_9105 相关接口信息可以参见本手册《[接口定义](#)》章节。

1.4 板卡使用参数

- ◆ 工作温度范围：0°C ~ 55°C
- ◆ 工作相对湿度范围：10% ~ +90%RH（无结露）
- ◆ 存储温度范围：-20°C ~ +70°C
- ◆ 存储相对湿度：5% ~ +95% RH（无结露）

2 功能概述

本章主要介绍 PCIe_PXIe_9105 的系统组成及基本特性，为用户整体了解 PCIe_PXIe_9105 的相关特性提供参考。

2.1 产品简介

PCIe9105、PXIe9105 是本公司推出的两款不同总线的任意波形发生器，该板卡提供 2 通道可同步模拟量输出，内置 DDS，支持频率连续可调，步进 0.1Hz，能够生成用户定义的任意波形以及正弦波、方波、三角波和锯齿波等标准函数，可以生成 $\pm 5V$ 、 $\pm 10V$ 幅度的信号；并且提供了 16 路可编程 I/O，以满足应用现场的多样化需求。

PCIe_PXIe_9105 的主要应用场合为：电子产品质量检测、工业测量、过程控制、伺服控制。

2.2 系统框图

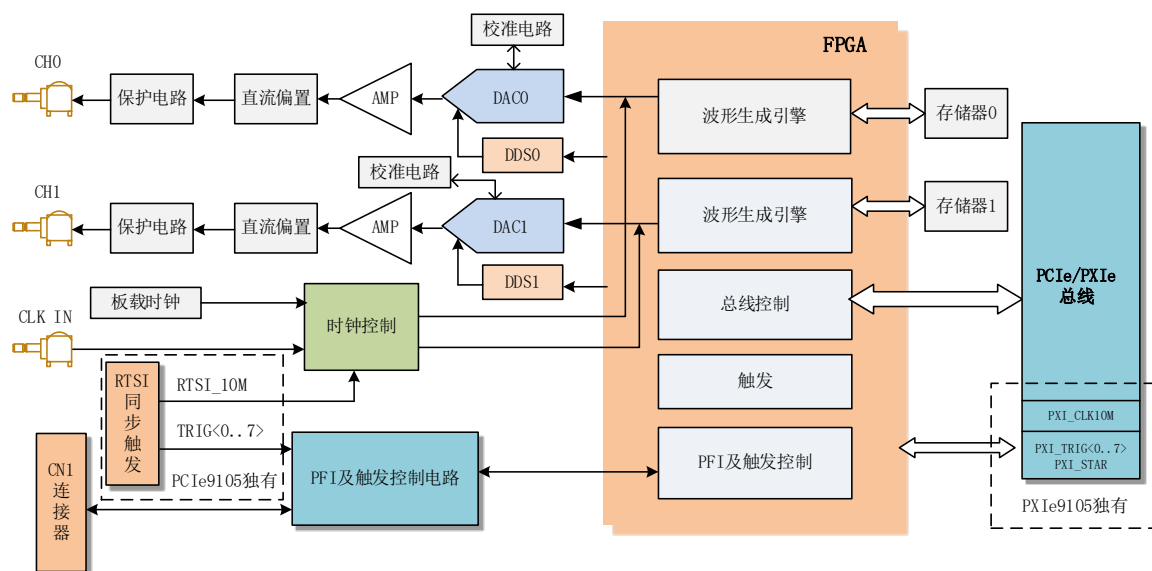


图2-2-1 PCIe_PXIe_9105系统框图

PCIe_PXIe_9105 系统框图主要由 FPGA 控制模块、DAC 模块、数字量输入输出模块等组成；板载存储器存储加载到设备中的波形数据；波形生成引擎使用采样时钟从板载存储器中检索波形数据和指令，波形生成引擎也使用该时钟从触发器和事件控制中检索触发指令；波形数据从 DAC 模块发送到模拟输出路径，经过运放、直流偏置等调理电路处理后达到理想值。

PFI 及触发控制电路允许灵活路由触发线和 DIO 功能。

2.3 规格参数

2.3.1 产品概述

产品型号	PCIe9105	PXIe9105
总线类型	PCIe 总线	PXIe 总线
产品系列	任意波形发生器	
操作系统	XP、Win7、Win8、Win10	

板卡尺寸	详见《3.3 板卡尺寸图》章节
------	-----------------

2.3.2 AO 模拟量输出

AO 模拟量输出指标参数			
通道数量	2 路		
连接器	SMB		
DAC 分辨率	16bit		
点频率	50MHz		
带宽（-3dB）	2MHz		
输出频率精度	0.1 Hz		
最大输出电压	幅度范围	负载	最大值(V)
	±5V	50Ω	±2.5V
		高阻抗	±5V
	±10V	50Ω	±5V
		高阻抗	±10V
输出误差	±0.1% Max @ FSR		
AO 输出特性	保护电压	±12V	
	输出阻抗	50Ω	
	压摆率	300V/us	
	上升/下降时间	40ns（典型值）	
通道输出模式	可软件配置同步输出		
存储器深度	每通道独享 256MB		
校准方式	软件功能校准		
输出耦合方式	直流耦合		
时钟源选择	内时钟和外时钟软件可选		
时钟精度	50ppm，步进 0.1Hz		
外时钟范围	2MHz ～ 50MHz（LVTTL）		
触发功能			
触发源	软件强制触发		
	数字触发：RTSI <0..7>，P0.<0..7>，P1.<0..7>		
	模拟触发：APFI		
触发模式	单次触发、连续触发、单步触发、突发触发		
触发输入范围	数字触发	标准 TTL 电平	
	模拟触发	±10V	
同步功能			
单设备	可软件配置两通道间同步输出		
多设备同步	支持，详见 4.8 多卡同步章节		

	PCIe9105 通过 RTSI 总线软件配置实现 PXIe9105 通过 PXI_10M、PXI_TRIG 软件配置实现
多设备同步误差	≤1 个点频率

2.3.3 DIO 数字量输入输出

通道数	共 16 路： P0.<0..7>, P1.<0..7>		
电气标准	TTL 兼容		
配置方式	程控 I/O 方向与状态		
输入逻辑电平	高电平	最大电压	5V
		最小电压	3V
	低电平	最大电压	0.8V
		最小电压	0V
Source 电流输出 逻辑电平	高电平	最大电压	5.1V @<1mA
		最小电压	4.46V @16.5mA
	低电平	最大电压	0.1V
		最小电压	0V
Sink 电流输出 逻辑电平	高电平	最大电压	5.1V
		最小电压	4.9V
	低电平	最大电压	0.53V @16.5mA
		最小电压	0V @<1mA
最大输入范围	0V~5V		
输入/输出速率	10MHz		
下拉电阻	10KΩ		
单通道最大驱动能力	-20mA @Source 电流 25mA @Sink 电流		
过压保护	0V~5V		
采样方式	按需单点采样		



①设备未上电时，请勿连接超过 3.3V 的外部电压至 DIO 通道，以及正常工作时勿长时间超出工作范围，以免损害设备的长期可靠性。

②为降低板卡功耗，建议 DO 使用 Sink 方式。

2.3.4 +5V 输出

输出电压	+5.0V ± 0.2V
带载能力	200mA
负载调整率	3.3%
其他保护	过载后自动保护

2.3.5 板卡功耗

电压 (V)	典型值 (mA)	最大值 (mA)
+3.3	1000	1200
+12	180	200

2.3.6 设备配置

上电状态	数字量配置	状态及方向
ID 号配置	物理 ID 及用户 PID	

2.3.7 设备信息查询

用户信息	物理 ID
	用户 PID
厂商编号	产品序列号
	其它

3 设备特性

本章主要介绍 PCIe_PXle_9105 相关的设备特性，主要包括板卡外形图、主要元件功能说明、接口定义，为用户在使用 PCIe_PXle_9105 过程中提供相关参考。

3.1 板卡外形图及接口说明

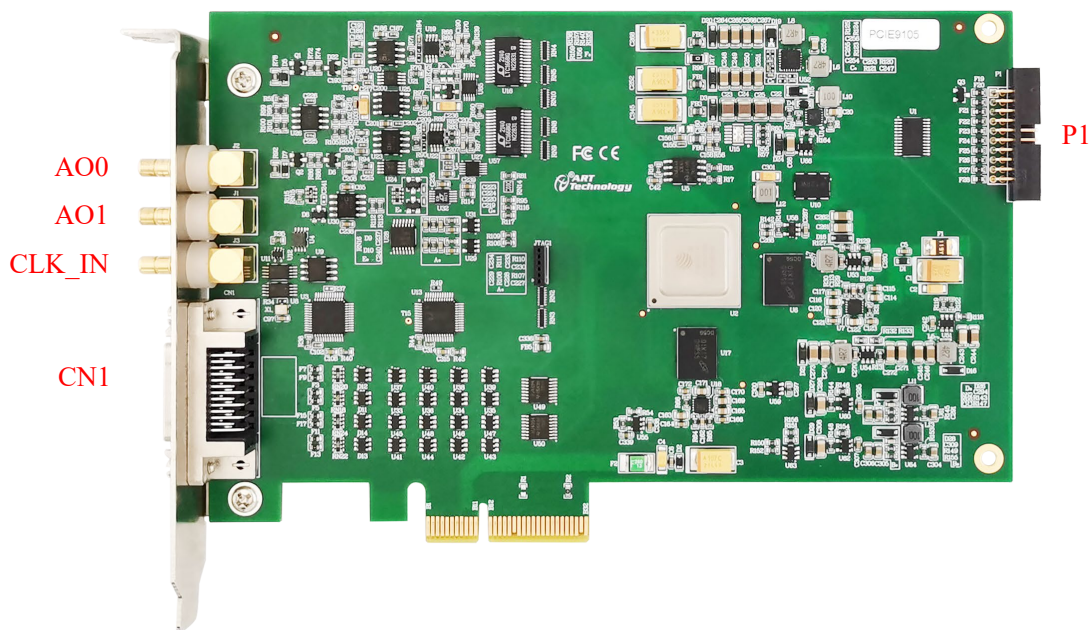


图 3-1-1 PCIe9105 外观图

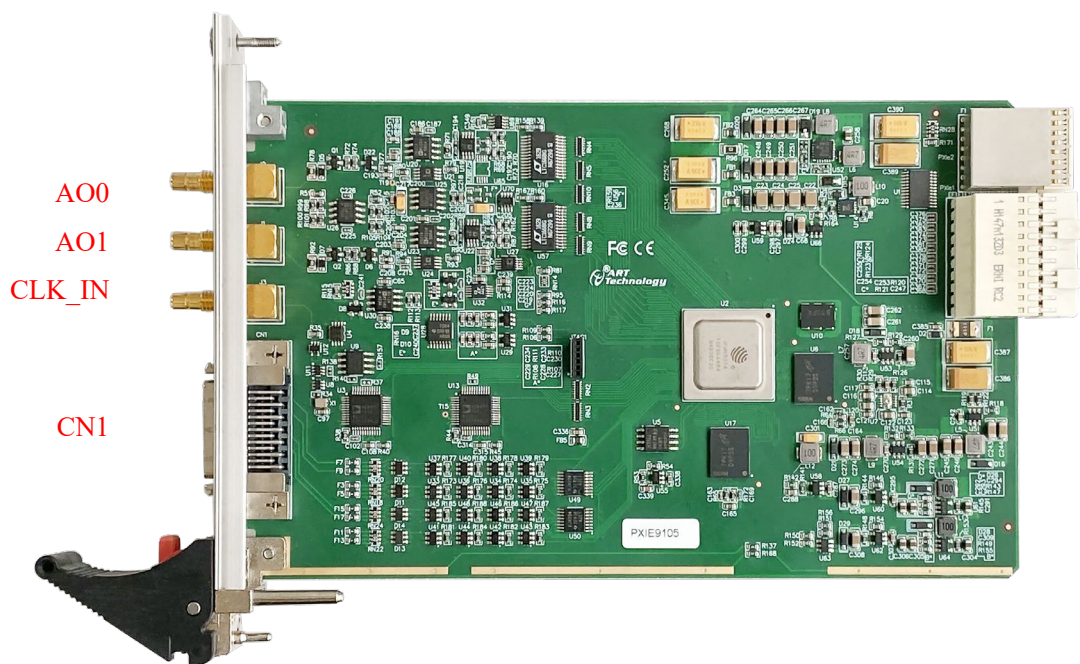


图 3-1-2 PXle9105 外观图

3.2 连接器定义

- ◆ AO0: 模拟量输出通道
- ◆ AO1: 模拟量输出通道
- ◆ CLK_IN: 外时钟输入端
- ◆ CN1: Port0、Port1 开关量输入输出连接器
- ◆ P1: RTSI 同步触发连接器

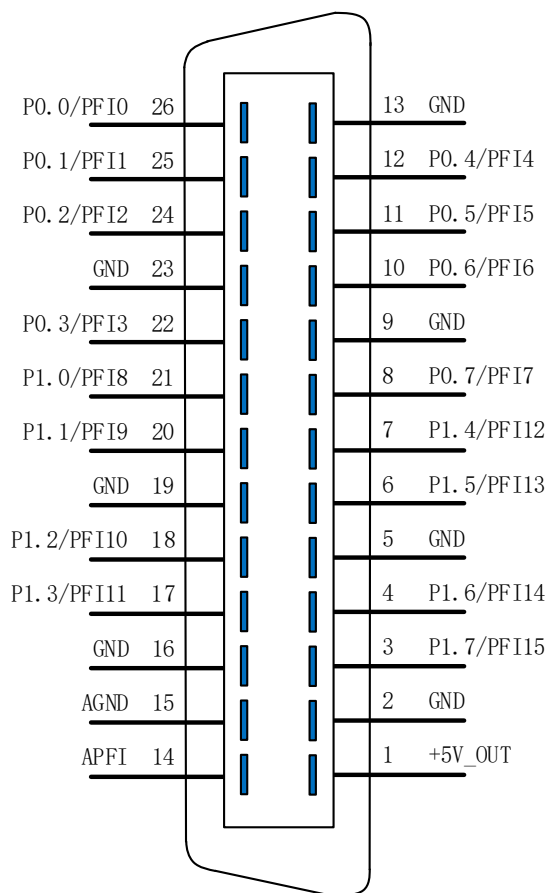


图 3-2-1 CN1 连接器定义

表 3-2-1: CN1 管脚功能概述

信号名称	管脚特性	管脚功能概述	参考地
APFI	Input	模拟外触发信号输入	AGND
CLK_IN	Input	外时钟输入端	AGND
P0.<0..7>/PFI<0..7>, P1.<0..7>/PFI<8..15>	Input/ Output	可配置静态数字量输入/输出	DGND
		外部数字触发信号输入/输出	DGND
+5V_OUT	Power	+5V 电源输出	DGND

PCIe9105 P1 连接器: RTSI 的 Pinout 如图 3-2-2 所示, 具体 Pinout 引脚如表 3-3-2 所示

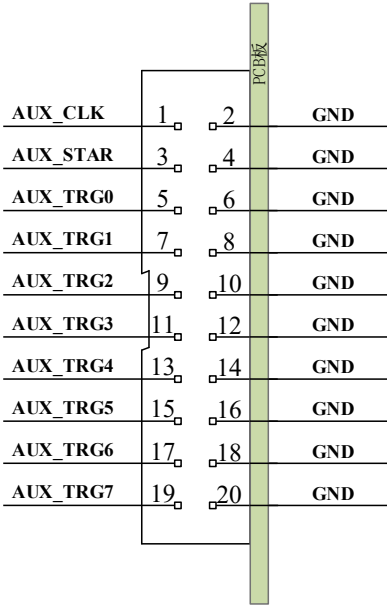


图 3-2-2 RTSI 的 Pinout 图

表 3-2-2: 关于 P1 管脚功能概述

信号名称	管脚特性	管脚功能概述
AUX_TRG0~AUX_TRG7	Input/Output	同步触发信号
AUX_CLK	Input	同步10M时钟(主卡输出, 从卡输入)
AUX_STAR		保留
DGND	GND	数字地

3.3 板卡尺寸图

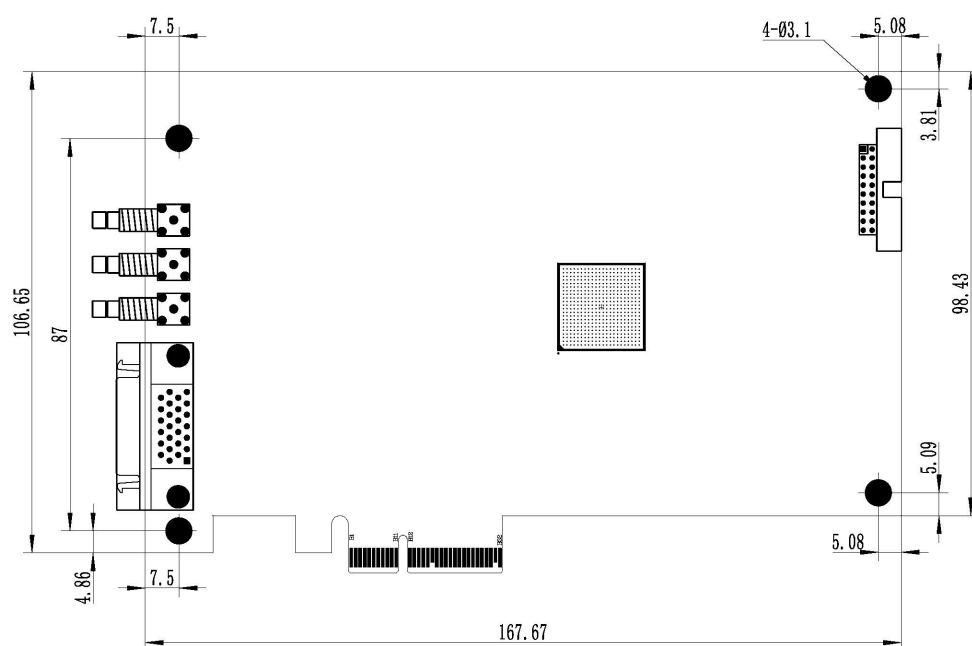


图 3-3-1 PCIe9105 板卡尺寸图

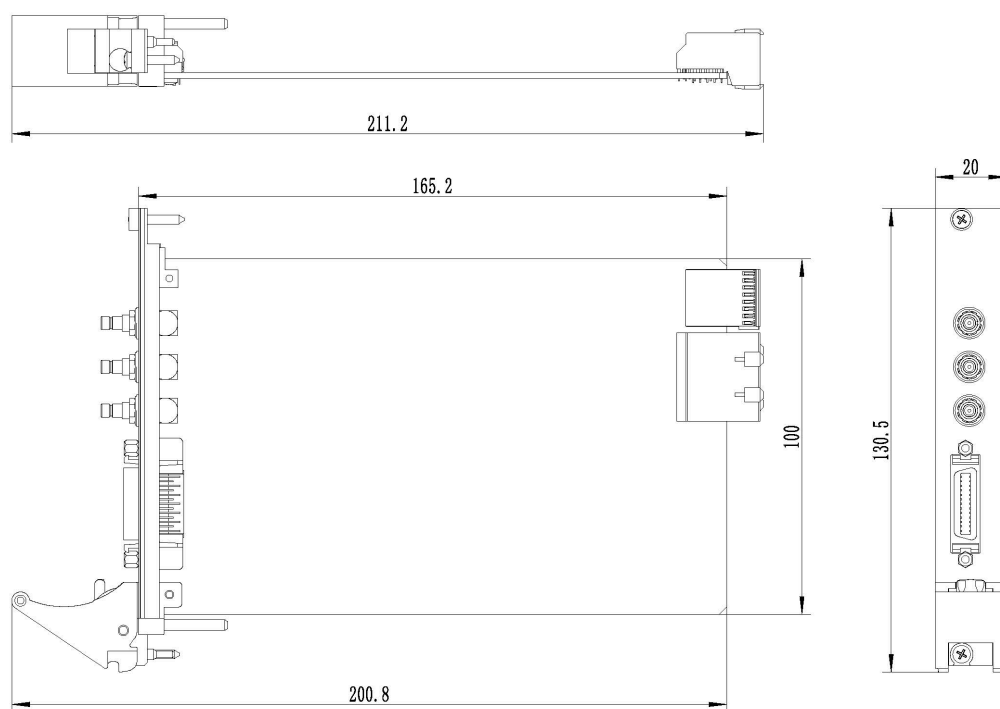


图 3-3-2 PXIe9105 板卡尺寸图

4 AO 模拟量输出

本章主要介绍 PCIe_PXle_9105 AO 模拟量输出的相关性质, 主要包括 AO 模拟量输出功能框图、AO 信号连接、AO 校准、AO 触发等, 为用户在使用 PCIe_PXle_9105 过程中提供相关参考。

4.1 AO 功能框图

PCIe_PXle_9105 的模拟输出部分主要由放大器、数模转换模块、DDS 芯片、运放、直流偏置等组成。

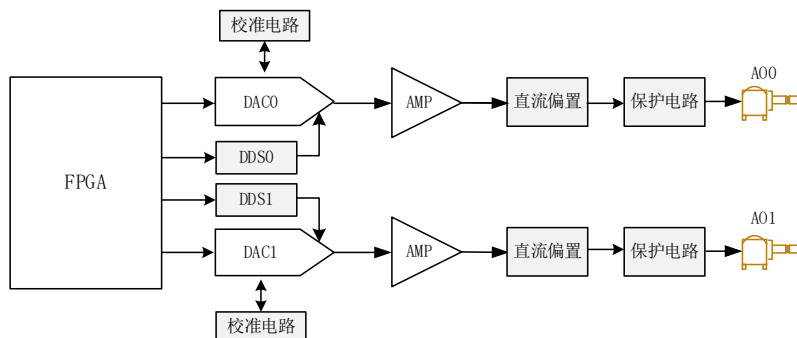


图 4-1-1 AO 功能框图

4.2 AO 信号连接

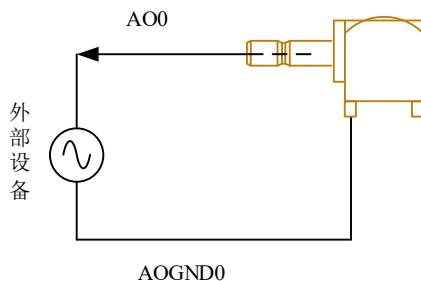


图4-2-1 AO模拟量输出连接

PCIe_PXle_9105的输出端阻抗为 50Ω , AO0、AO1通道是SMB连接器的模拟波形输出端, 该连接器的最大输出电平取决于负载终端的类型; 例如: 输出 $\pm 5V$ 电压, 如果设备的输出端接 50Ω 负载, 则最大输出电平为 $\pm 2.5V$, 而当接高阻抗负载 (HiZ) 时, 最大输出电平为 $\pm 5V$, 如下图所示:

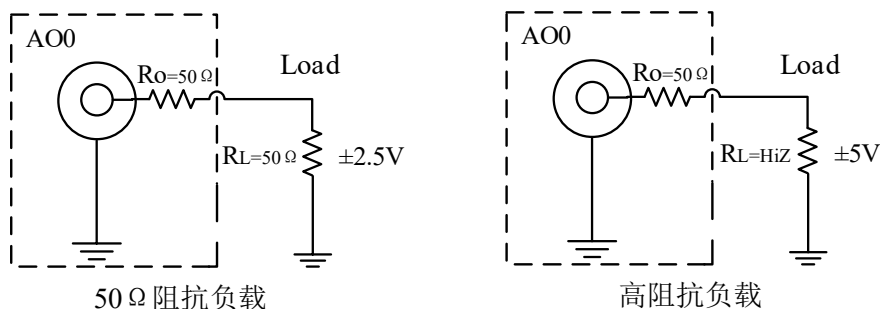


图4-2-2 AO模拟量外接负载终端的类型

如果外接其他任何阻抗负载，则最大输出电平由以下公式定义：

$$V_{out} = \pm [R_L / (R_L + R_O)] \times 5V$$

V_{out} 是最大峰值输出电压电平

R_L 是负载阻抗值

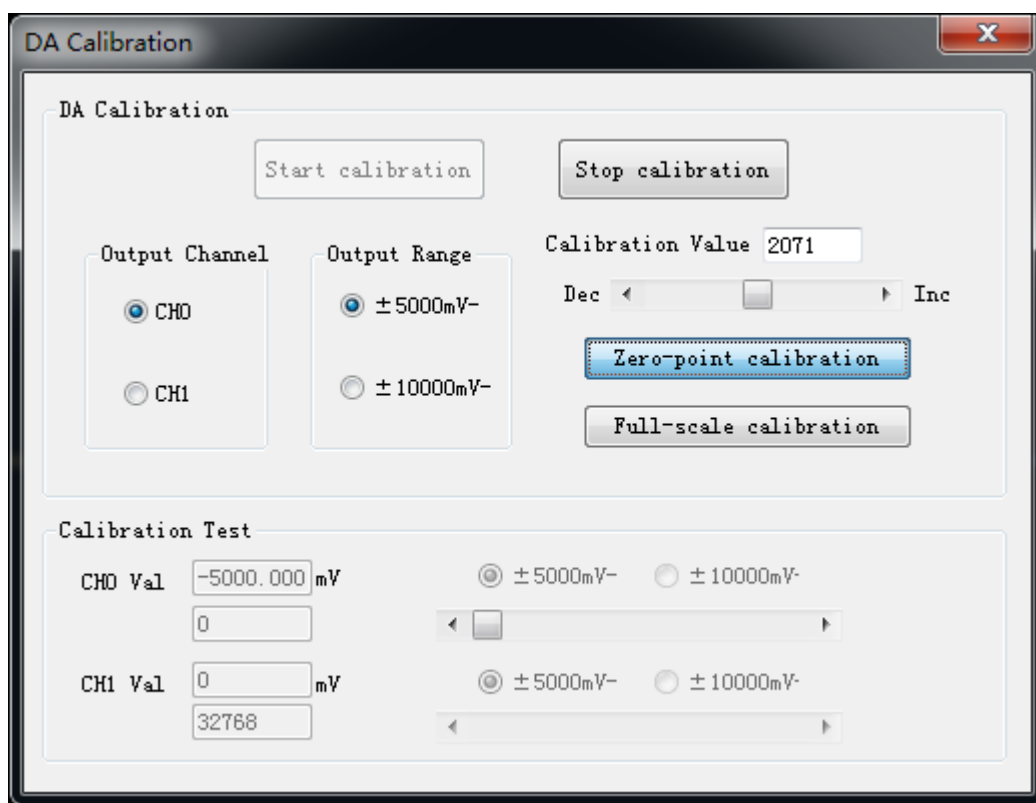
R_O 是模块的输出阻抗，为 50Ω 。

4.3 AO 校准 (CAL)

PCIe_PX1e_9105 产品出厂时已经校准，校准常量被保存在固定的存储区域。由于误差会随着时间和温度变化，建议用户在需要时重新校准。

AO 软件校准功能，需要借助高精度万用表进行零点和满度的校准。以 AO0 通道的 $\pm 5V$ 量程的校准过程为例说明，其他量程和通道的校准同理；万用表选择“直流电压 20V”档，将万用表的红表笔连接到板卡端子的 AO0 管脚，将万用表的黑色表笔接到 AOGND 管脚。

校准界面：



(1)、零点校准

点击“开始校准”按钮，输出通道选择 AO0，输出量程选择 $\pm 5V$ ，再点击“零点校准”按钮，看万用表的读数是否为 0.000。若读数为 0.000，则零点准确，不需校准；若读数不为 0.000，则可在“校准值”的文本框内填写一个介于 0~255 之间的整数，也可以使用“校准值”文本框下方的拖动条对校准值进行增减变化，使得输出的测量值变为 0.000V。

(2)、满度校准

零点校准完毕后，点击“满度校准”按钮，看万用表的读数是否为此量程的满度值 4.998V。若读数为 4.998V，则满度准确，不需校准；若读数不为 4.998V，则可用“校准值”文本框下方的拖动条对校准值逐步进行增减变化，使得输出的测量值变为 4.998V。

(3)、校准测试

完成零点和满度校准后，点击“停止校准”按钮，即可开始校准测试。例如，选择 $\pm 5V$ 量程，

设置输出的电压值或码值（范围为[0~65535]），也可以用拖动条改变输出值，再用万用表测量输出值，测量值应与设置的值相同。



在 AO 校准开始前，请至少将采集卡预热 15 分钟，且自动校准时，采集卡不要连接任何外部信号，即直接将连接到板卡接口的信号线拔下即可。

4.4 AO 数据格式及码值换算

PCIe_PXie_9105 的 AO 模拟量输出量程为 $\pm 10V$ 、 $\pm 5V$ 。

表 4-4-1: AO 模拟量输出的数据格式

输入电压值	AD原始码(二进制)	AD原始码(十六进制)	求补后的码(十进制)
正满度	1111 1111 1111 1111	FFFF	65535
正满度-1LSB	1111 1111 1111 1110	FFFE	65534
中间值+1LSB	1000 0000 0000 0001	8001	32769
中间值（零点）	1000 0000 0000 0000	8000	32768
中间值-1LSB	0111 1111 1111 1111	7FFF	32767
负满度+1LSB	0000 0000 0000 0001	0001	1
负满度	0000 0000 0000 0000	0000	0

用户使用时，直接调用 [WriteDeviceBulkDA](#) 函数将 DA 数据写入板卡 RAM 中，详细说明请参考 ACTS1050 软件说明书。

4.5 AO 数据存储顺序

PCIe_PXie_9105 AO 两通道均配备了标准内存大小为 256MB 的存储器，可以在设备上存储很长的波形，并以 50 MS/s 的全采样率获得可靠的波形生成；并且每通道提供 8KB 大小存储器用以存储生成波形的序列指令，每条指令会占用 12B 大小内存，因此限制了每通道最大生成段数为 682。

下图 4-5-1 说明了 PCIe_PXie_9105 数据及指令在板载存储器中的存储格式，板载存储器可存储多个段的波形，范围从 1 到 n ；指令存储器存储各段对应输出的指令，数量从 1 到 m ； n 和 m 的值取决于配置的波形和指令，并最终受存储器大小的限制。

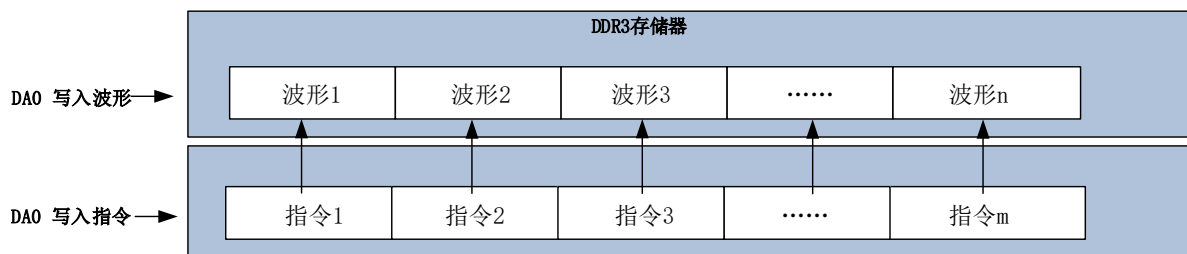


图4-5-1 AO通道存储格式



注：AO0、AO1通道配置为同步输出时，两通道配备的波形存储器与指令存储器同步存储数据，互不影响。

4.6 AO 内时钟与外时钟功能

4.6.1 外时钟输入的连接

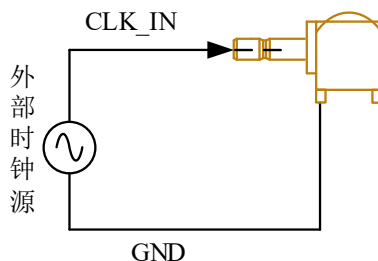


图 4-6-1 时钟输入的连接

4.6.2 内时钟时序

内时钟功能是根据用户指定的分频数将板载时钟振荡器经板载逻辑控制电路分频后产生的时钟信号去定时触发 DA 进行转换。

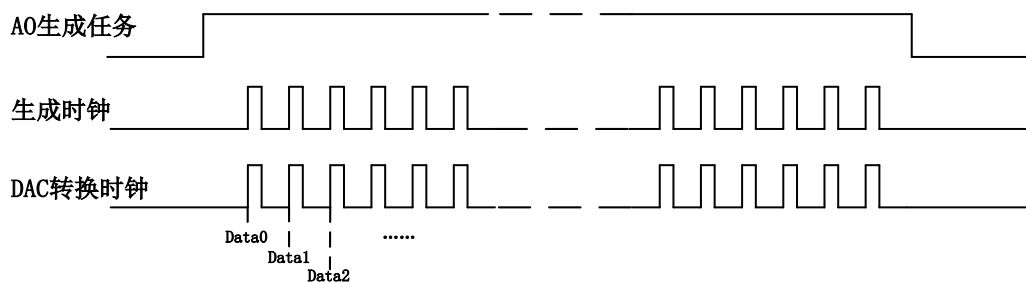


图 4-6-2 内时钟时序图

4.6.3 外时钟时序

外时钟功能是指使用板外时钟信号来定时触发 DA 进行转换。

该时钟信号通过板外时钟输入管脚 CLK_IN 接入。板外时钟信号可以是另外一块板卡的时钟输出，也可以是其他设备如时钟频率发生器等。

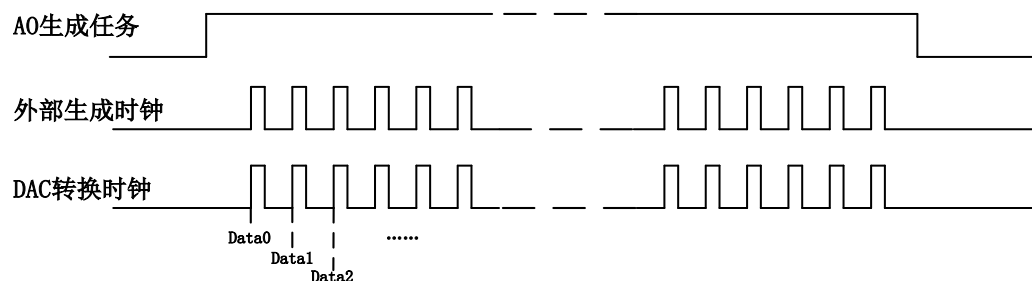


图 4-6-3 外时钟时序图

4.7 AO 触发

详见[第六章 触发](#)功能描述。

4.8 多卡同步功能

4.8.1 PCIe9105 多卡同步

PCIe9105 多卡同步推荐使用主采样时钟时基同步，主卡的参考时钟选择（板载 10M），主卡设置导出（AO 同步触发）和（AO 同步脉冲作）信号，从卡的参考时钟选择（主卡 10M），并根据主卡的导出信号选择设置对应的（触发源）与（多卡同步脉冲输入源）参数，具体连接如图 4-8-1 所示。先启动所有从卡，由于主卡没有被启动，此时主卡没有输出时钟信号、开始触发信号和同步脉冲信号，所以从卡进入等待状态，直到主卡被启动时所有板卡才开始同时动作。这种连接方式实现了多卡同步启动的功能。

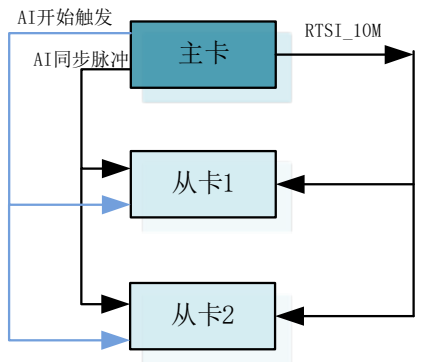


图 4-8-1 PCIe9105 主从卡级联

	主卡参数配置	从卡参数配置
参考时钟选择	板载 10M	主卡 10M
时钟源	内部时钟	内部时钟
AO 同步脉冲信号	导出	否
AO 开始触发信号	导出	否
触发源选择	软件强制触发、数字触发、模拟触发	与主卡同步触发导出信号保持一致
多卡同步脉冲输入源	无	与主卡同步脉冲导出信号保持一致

4.8.2 PXIe9105 多卡同步

PXIe9105 多卡同步推荐使用背板时钟配合 PXI_TRIG 触发总线实现同步，主卡和从卡时钟参考源均选择为 PXI_CLK10M，主卡设置导出（AO 同步触发）和（AO 同步脉冲作）信号，从卡根据主卡的导出信号选择设置对应的（触发源）与（多卡同步脉冲输入源）参数，具体连接如图 4-8-2 所示。先启动所有从卡，由于主卡没有被启动，此时主卡没有输出开始触发信号和同步脉冲信号，所以从卡进入等待状态，直到主卡被启动时所有板卡才开始同时动作。这种连接方式实现了多卡同步启动的功能。

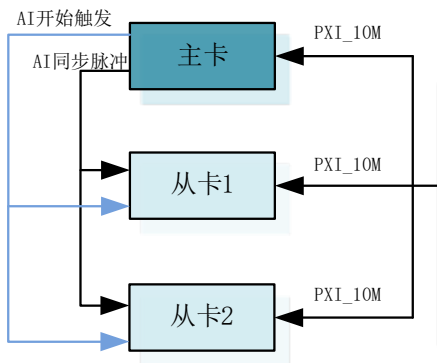


图 4-8-2 PXIe9105 主从卡级联

	主卡参数配置	从卡参数配置
参考时钟选择	PXI_CLK10M	PXI_CLK10M
时钟源	内部时钟	内部时钟
AO 同步脉冲信号	导出	否
AO 开始触发信号	导出	否
触发源选择	软件强制触发、数字触发、模拟触发	与主卡同步触发导出信号保持一致
多卡同步脉冲输入源	无	与主卡同步脉冲导出信号保持一致

5 数字量输入输出

本章主要介绍 PCIe_PXle_9105 数字量输入输出的相关性质，主要包括数字量输入输出功能框图、信号连接等，为用户在使用 PCIe_PXle_9105 过程中提供相关参考。

5.1 DI/DO 数字量输入输出功能框图

PCIe_PXle_9105 的数字量输入输出中，包含 16 路多功能复用的 I/O。PFI 的每个端子不但都可以作为输入或输出，用户可任意配置，也可作为复用功能控制。

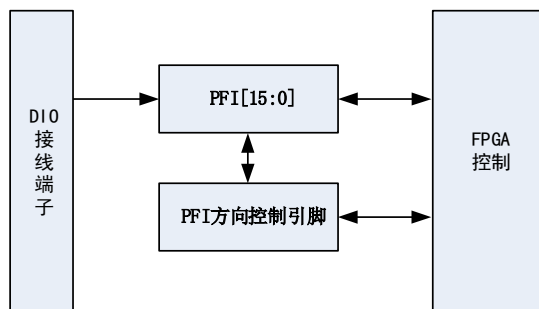


图5-1-1 DIO功能框图

输入输出电路保护：PCIe_PXle_9105 的所有数字输入输出接口均具备电路保护功能，以避免设备在过压、静电释放的情况下遭到损坏。

5.2 DI 数字量输入的连接方式

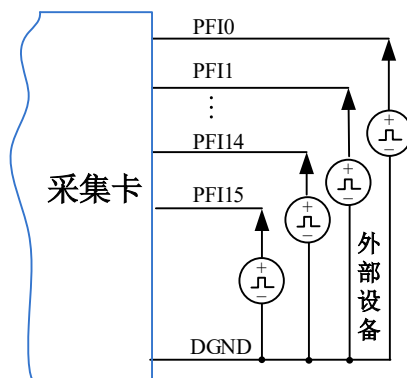
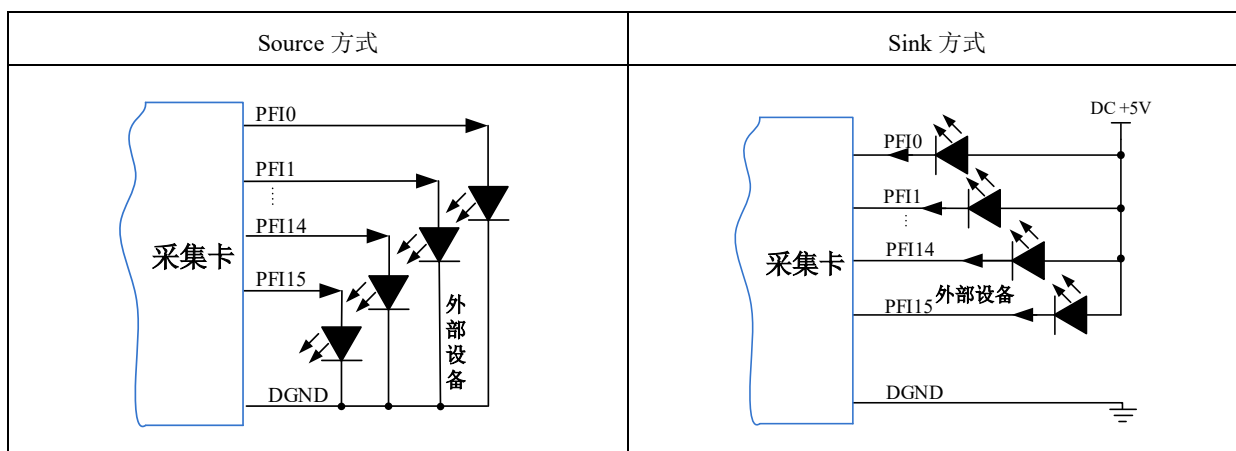


图5-2-1 DI 数字量输入的连接



用户若将超出最大数字输入电压范围的信号连接至板卡会造成数据采集失真甚至设备损坏，由此造成的损坏本公司不承担任何责任。

5.3 DO 数字量输出的连接方式



为降低板卡功耗，建议 DO 使用 Sink 方式。

当用户需驱动高电压或大电流设备时（比如 24V 继电器），需要用户自行设计外围驱动电路，可使用三极管驱动方式，如图 5-3-3， $I_c \approx V_{CC}/R_L$ （ R_L 为继电器内阻），用户使用时一定要注意 I_c 要小于三极管 VT 的最大集电极电流。

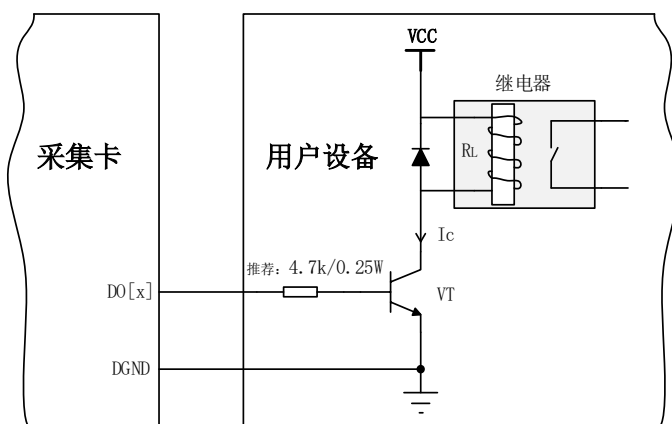


图 5-3-3 DO 数字量控制继电器电路

6 触发

触发是引起采样或者生成动作的信号，例如开始或停止数据采集。配置触发时，必须选择触发的模式以及触发的类型。大部分功能都支持内部软件触发以及外部数字触发。一些设备还支持模拟触发。不同的功能对应的触发模式及触发类型详见各功能触发章节的说明。本章重点介绍如何选择触发模式及触发类型。

6.1 触发源选择

6.1.1 触发源

触发源包含软件触发源、数字触发源和模拟触发源三部分。触发源选择如图 6-1-1 所示。

数字触发源可选择 PF10~PF15 中任一信号，使用过程中，被选中的数字触发源请勿悬空，否则该触发源会受到其他通道的干扰，导致误触发。

模拟触发源从 APFI 引脚接入，使用过程中 APFI 引脚请勿悬空，否则该触发源会受到干扰，导致误触发。

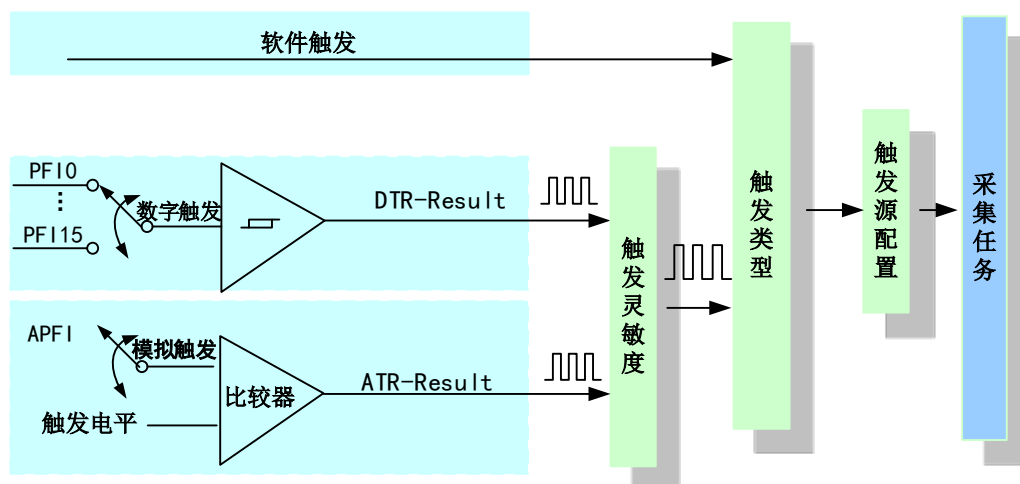


图 6-1-1 触发源选择

6.2 触发类型

PCIe_PX1e_9105板卡支持开始触发，开始触发又包含多种类型，如下所述。

6.2.1 开始触发

开始触发是根据触发源信号的变化特征来触发任务，即利用触发源信号的边沿信号作为触发条件。

开始触发的类型包含：无触发（软件自动触发）、软件触发、模拟边沿、模拟窗、数字边沿。如图 6-2-1 所示。

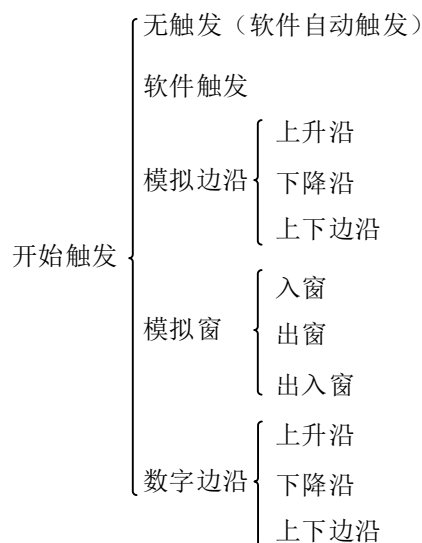


图 6-2-1 开始触发分类

以模拟边沿触发-下降沿触发为例来说明，具体过程如图 6-2-2 所示。其他不再陈述。

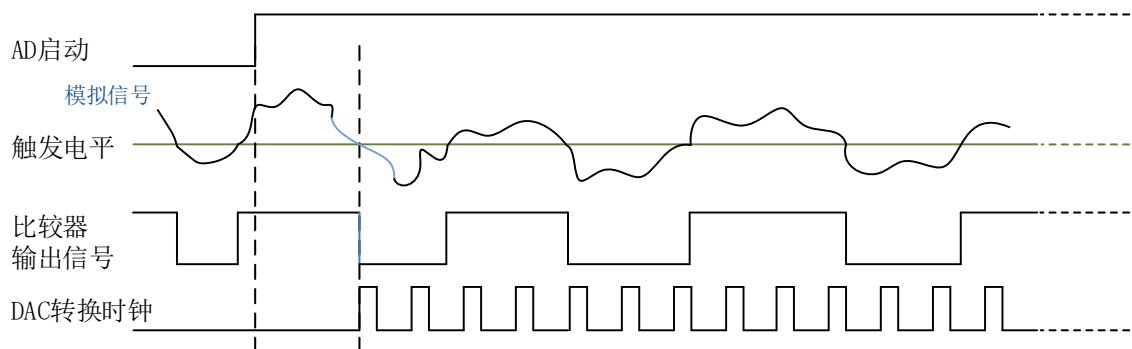


图 6-2-2 模拟触发--下降沿触发

当触发方向选择下降沿触发连续采集时，开始采集任务，AO 并不立刻输出数据，当 APFI 触发源信号从高电平变为低电平时，即触发源信号出现下降沿时，DA 立刻开始输出数据，直到此次采集任务结束或者用户点击“停止采集任务”按钮时停止。

6.3 触发模式

PCIe_PXie_9105依据用户不同的需求, 包含了单次触发、连续触发、单步触发、突发触发四种触发模式。

6.3.1 单次触发

当应用程序配置为单次触发模式时, 只需要一个开始触发即可开始波形生成, 按指令列表中定义的波形模式依次循环输出一次, 波形生成完成后, 模拟输出无限期地稳定在波形中最后一个输出点配置的 DC 值, 此过程中忽略第一个开始触发之后的所有触发。

当接收到开始触发时, 生成从第一段开始到最后一段, 之后波形生成停止, 此模式下总循环次数无效。停止后保持恒定输出的 DC 值可以通过配置最后一段中的最后一个点, 或者可以添加一个额外恒定电压段作为段尾, 如下图 6-3-1 所示。

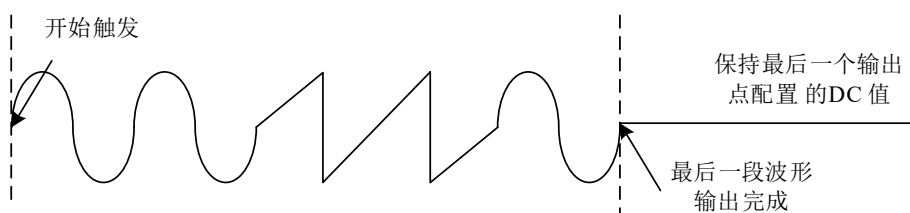


图 6-3-1 单次触发

6.3.2 连续触发

连续触发是指按指令列表被依次整个有限或无限循环输出。具体是当启动生成任务时, AO 不输出波形, 只保持在原始状态下, 只有当产生一个触发事件时设备才开始从段 0 输出波形, 段 0 循环指定次数后, 自动转入下一段继续循环输出, 待循环结束后再继续下一段, 当输出到最后一段时, 则最后一段不像单次触发那样, 而是循环指定次数自动转入段 0 继续循环, 当再次循环完最后段时再回到段 0。在输出过程中, 不再接受新的触发事件。

此模式下总循环次数和段循环次数均有效: 若总循环次数设为 0 时, 则表示总循环为无穷循环, 一旦到最后段结束, 便总是回到段 0 继续输出, 直到用户强行停止, 如图 6-3-2 所示; 若总循环次数 (LoopCount) 不等于 0, 则表示总循环为有限循环, 即从最后段循环完后回到段 0 的次数。当回到段 0 的次数达到 LoopCount 指定的值, 则输出到最后段时会自动停止。停止后的状态保持在停止当时的点数据状态下。

触发标志: 当一旦触发时, 置触发标志为 1, 而触发之前则为 0, 用户停止输出时自动复位为 0。

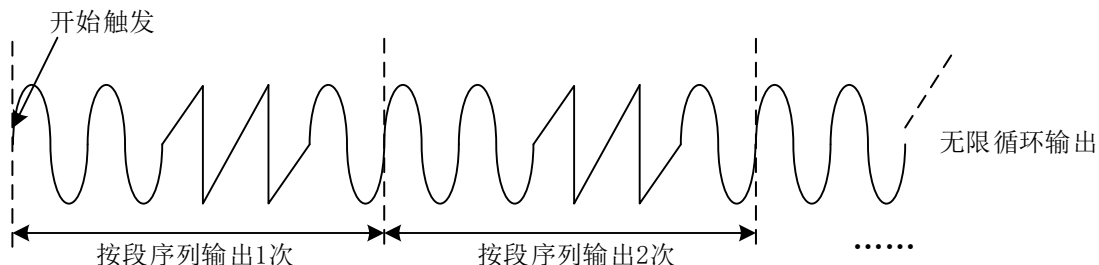


图 6-3-2 连续触发, 总循环次数设为 0

6.3.3 单步触发

单步触发是指按指令列表中每个段均要接受一个独立触发事件才被依次有限循环输出。每次启动生成任务, 只有当产生第一个触发事件时设备才开始从段 0 输出波形, 待指定次数循环完后, 自

动停止，且保持在该段最后一个点状态下，此时若再产生一个触发事件，则自动转入下一段继续循环输出。注意在各个段循环输出过程中新的触发事件无效，只有在某个段循环结束处于最后点保持状态下时产生的触发事件才有效。如图 6-3-3，使用段 0、1、2 去创建单步触发的任意波形。当信号发生器收到一个触发事件，则开始产生段 0 数据波形，待段 0 数据按照指定次数循环结束后，自动停止，且保持在段尾 DC 值的状态下，当再来一个触发事件时，则自动循环输出段 1，以至到最后段 2。待段 2 结束后再来新的触发则又回到段 0，依次有限循环输出，此模式下段循环次数有效。

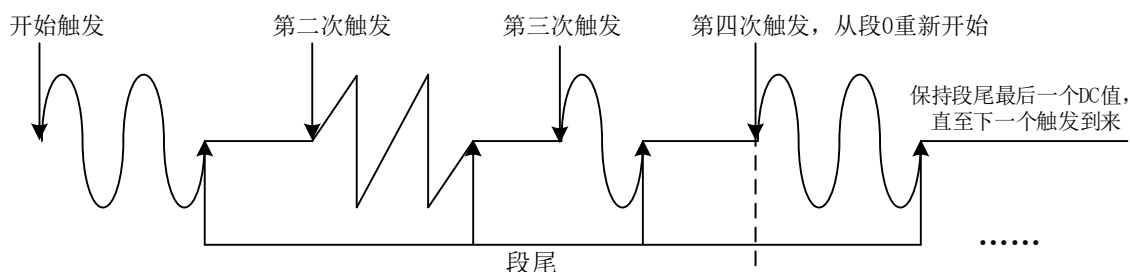


图 6-3-3 单步触发

6.3.4 突发触发

突发触发是指在指令列表中定义的每段波形都会连续生成，直到发生另一个开始触发。每次启动生成任务，只有当产生第一个触发事件时设备才开始从段 0 输出波形，此时段 0 无限循环输出，此时若产生一个触发事件，则在当前波形结束后，波形生成切换到下一段定义的波形。每产生一个触发事件，波形生成切换到下一段定义的波形，直至序列列表用完，之后，波形生成返回到第一段定义的波形，随后的启动触发器将重新启动该过程，此模式下总循环次数和段循环次数均无效。

注意：

- ◆ 此过程仅识别过渡到下一段的第一个开始触发，所有后续的开始触发都将被忽略，直到当前生成的波形结束。
- ◆ 当突发触发，选择《无触发》时，输出波形只能在段 0 循环输出。

如果所有段中的波形以相同的幅度开始和结束，则一个波形到下一个波形的过渡可以实现幅度连续。如下图 6-3-4 示例中通过分段 0 到分段 1 到分段 2 以及循环到段 0 的过渡来显示，从分段 1 到分段 2 的过渡显示了一个不连续的过渡，产生了从正向斜波的最后一个 DC 值到正弦波形的中间值的跳变。

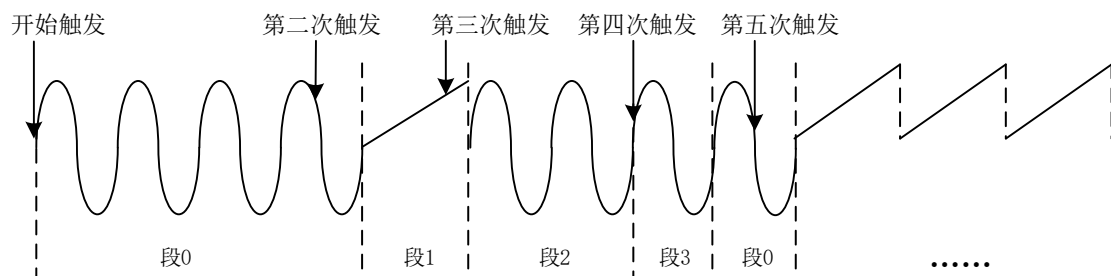


图 6-3-4 突发触发

7 产品保修

7.1 保修

产品自出厂之日起，两年内用户凡遵守运输、贮存和使用规则，而质量低于产品标准者公司免费修理。

7.2 技术支持与服务

如果用户认为产品出现故障，请遵循以下步骤：

- 1)、描述问题现象。
- 2)、收集所遇问题的信息。

如：硬件版本号、软件安装包版本号、用户手册版本号、物理连接、软件界面设置、操作系统、电脑屏幕上不正常信息、其他信息等。

硬件版本号：板卡上的版本号，如 D3091050-00。

软件安装包版本号：安装软件时出现的版本号或在“开始”菜单 → 所有程序 → 阿尔泰测控演示系统 → PCIe_PXle_9105 中查询。

用户手册版本号：在用户手册中关于本手册中查找，如 V6.00.00。

- 3)、打电话给供货商，描述故障问题。
- 4)、如果用户的产品被诊断为发生故障，本公司会尽快解决。

7.3 返修注意事项

在公司售出的产品包装中，用户将会找到该产品和这本说明书，同时还有产品质保卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡、用户问题描述单同产品一起寄回本公司。

■ 附录 A：各种标识、概念的命名约定

AI0、AI1.....AI_n 表示模拟量输入通道引脚(Analog Input), n 为模拟量输入通道编号(Number).

DA0、DA1.....DA_n 表示模拟量输出通道引脚(Analog Output), n 为模拟量输出通道编号(Number).

CTR0、CTR1.....CTR_n 表示计数器通道引脚(Analog Output), n 为计数器输入通道编号(Number).

DI0、DI1.....DI_n 表示数字量 I/O 输入引脚(Digital Input), n 为数字量输入通道编号(Number).

DO0、DO1.....DO_n 表示数字量 I/O 输出引脚(Digital Output), n 为数字量输出通道编号(Number).

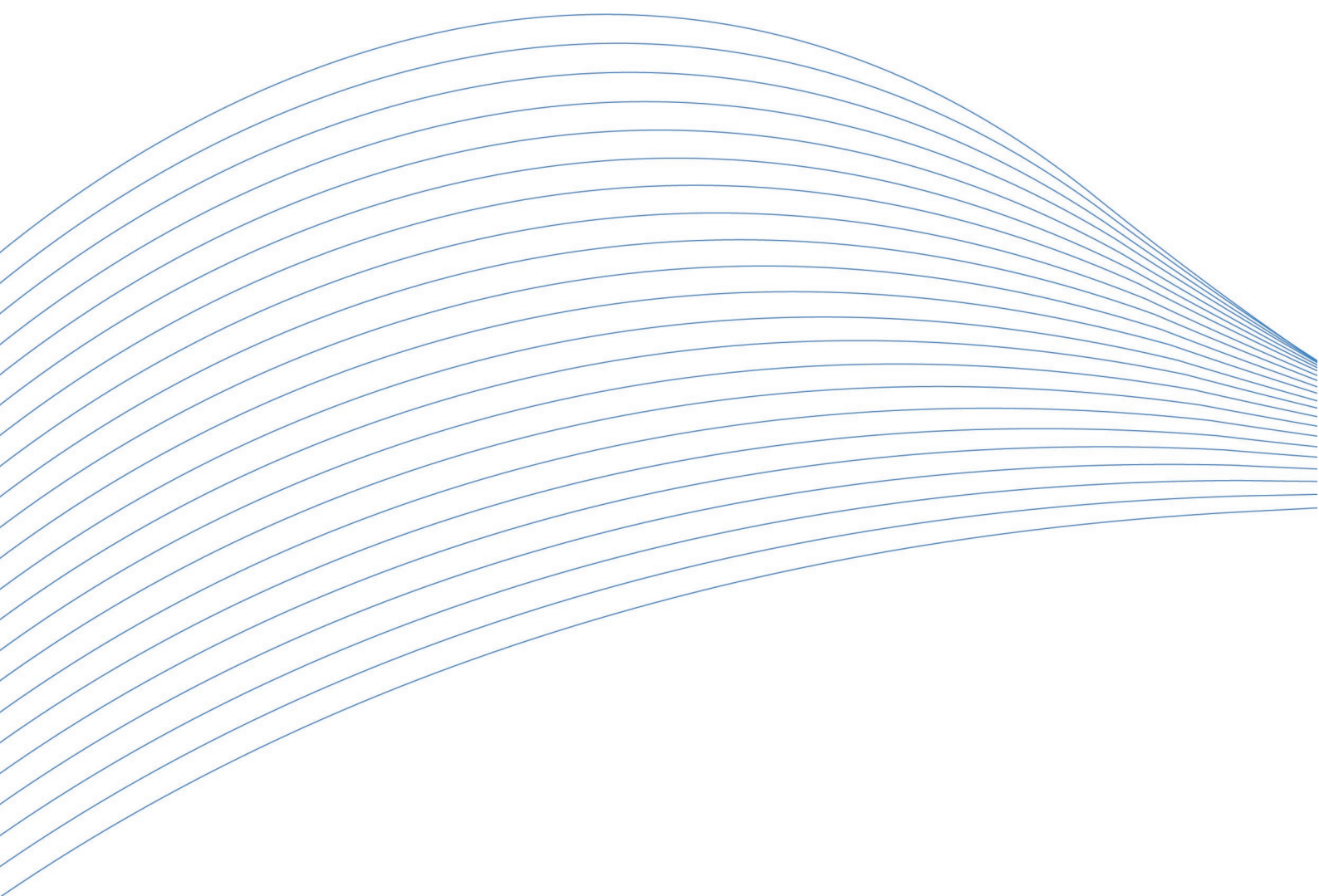
ATR 模拟量触发源信号(Analog Trigger).

DTR 数字量触发源信号(Digital Trigger).

AIParam 指的是 AI 初始化函数中的 AIParam 参数，它的实际类型为结构体 PCIe_PXle_9105_AI_PARAM.

CN1、CN2.....CN_n 表示设备外部引线连接器(Connector)，如 37 芯 D 型头等，n 为连接器序号(Number).

JP1、JP2.....JP_n 表示跨接套或跳线器(Jumper), n 为跳线器序号(Number).



阿尔泰科技

服务热线：400-860-3335

网址：www.art-control.com